



# DISEÑO E IMPLEMENTACIÓN DE ARQUITECTURAS TOLERANTES A FALLOS

**Sku:** 3191EC

**Horas:** 10

## OBJETIVOS

Conocer que es la arquitectura tolerante a fallos. Analizar las distintas directivas de seguridad

## CONTENIDOS

1.INTRODUCCIÓN A LA ARQUITECTURA TOLERANTE A FALLOS 2.DISPONIBILIDAD MÁXIMA 2.1.FIABILIDAD 2.2.DISPONIBILIDAD 2.3.NORMATIVA TIA-942 3.DIRECTIVAS DE SEGURIDAD 3.1.SAI (SISTEMA DE ALIMENTACIÓN ININTERRUMPIDA) 3.1.1.SAI STANDBY 3.1.2.SAI INTERACTIVO 3.1.3.ONLINE DE CONVERSIÓN DELTA 3.1.4.SAI Y POTENCIA 3.2.RAID 3.2.1.RAID 0 (STRIPING O DUPLEXING) 3.2.2.RAID 1 (MIRRORING O ESPEJO) 3.2.3.RAID 2 (BIT STRIPING + CÓDIGO HAMMING) 3.2.4.RAID 3 (BYTE STRIPING + PARIDAD) 3.2.5.RAID 4 (STRIPING + PARIDAD) 3.2.6.RAID 5 (STRIPING + PARIDAD DISTRIBUIDA) 3.2.7.RAID 0+1 3.2.8.RAID 1+0 3.3.EJEMPLOS RAID EN WINDOWS® 3.3.1.VOLUMEN DISTRIBUIDO (RAID 0) 3.3.2.VOLUMEN REFLEJADO (RAID 1) 3.3.3.RAID 5 3.4.COPIAS DE SEGURIDAD EN WINDOWS®7 3.5.COPIAS DE SEGURIDAD EN LINUX (SBACKUP) 3.6.SISTEMAS EN CLÚSTER